

CPLD入門與實作(含電路板)

勝特力材料 886-3-5753170
勝特力电子(上海) 86-21-54151736
勝特力电子(深圳) 86-755-83298787
[Http://www.100y.com.tw](http://www.100y.com.tw)



書名：CPLD入門與實作(含電路板)

編號：H0501

作者：謝澄漢.林福璋

序言

早期的數位電路大部分是以TTL邏輯族為主，它不僅在設計上費時，在製作上更是費工。可規劃邏輯(PLD)的出現可說是電子工業發展上的一個大突破，它不僅縮短了邏輯電路在設計上的時間，更減少了製作上的麻煩。

隨著工業科技的迅速發展，對數位電路的需求越來越大，所要求的功能也越來越複雜，因而有了高複雜度可規劃邏輯閘(CPLD)的出現，其內部的閘數從數百閘到百萬閘都有，而設計方式也由以往的閘層次(gate-level)，發展至近年來的硬體描述語言(HDL)，也因此為數位電路的設計開啟了另一片天地。

目錄

第1章 軟體安裝介紹

- 1-1 電壓的供給與調整
- 1-2 實驗儀器的接線方法與測試
- 1-3 邏輯狀態的測試

第2章 繪圖輸入法與基本邏輯閘

- 2-1 繪圖輸入法簡介
- 2-2 圖形輸入法 - 以NAND閘為例
- 2-3 NAND閘的功能模擬
- 2-4 NAND閘的腳位配置
- 2-5 NAND閘的燒錄
- 2-6 基本邏輯閘
- 2-7 使用CMOS與TTL的特性比較
- 2-8 實習單元

第3章 組合邏輯

- 3-1 組合邏輯電路
- 3-2 以CPLD完成AND - OR電路
- 3-3 實習單元

第4章 加法器的實驗

- 4-1 半加法器
- 4-2 全加法器 (Full Adder , FA)
- 4-3 使用繪圖法製作一個新的零件
- 4-4 實習單元.....