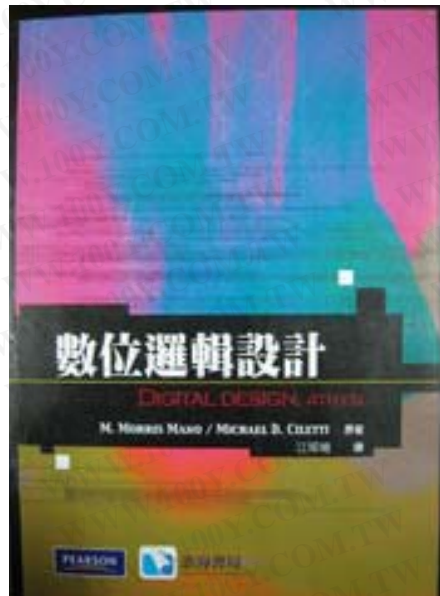


數位邏輯設計 (Digital Design, 4/e)



本書特色

本書適合電機工程、計算機工程，或資訊科學系二年級的數位設計課程上使用。

「數位邏輯設計」一書第四版是最新修訂的經典權威教材。本書採用清楚、容易接近的方式，傳授數位設計中會用到的基礎觀念、介紹數位電路設計的基本工具，同時提供適合各種數位應用的處理方法。

- 除了那些因技術上的改進而造成教材內容的變化或重新編排外，本書中保留許多前版的內容。
- 第四版中，對為數眾多的章末習題進行更新。
- 本書更新了 Verilog 硬體描述語言(HDL)，同時增加篇幅來活用 IEEE 標準 1364-2001 與 1364-2005 所介紹的主要增強版本，並確保所有的範例均可滿足於數位硬體建模時的工業實務需求。
- HDL 的相關教材內容穿插在不同的章節，可以依課程需求講授或省略。此種編排呈現方式適合同時學習數位電路和硬體描述語言的初學者。

勝特力材料 886-3-5753170
勝特力电子(上海) 86-21-34970699
勝特力电子(深圳) 86-755-83298787
[Http://www.100y.com.tw](http://www.100y.com.tw)

- 本書文中介紹更多的圖形材料，讓習於接觸圖形界面的學習者能夠更容易進入情形。模擬的圖形結果可以增加對數位電路的了解與促進教室內的討論。同樣的，卡諾圖也是以附加圖的方式來介紹，用以促進讀者對其用法上的理解。
- 藉著系統性方法來設計狀態機制，進而控制數位系統資料路徑的方式，本書增加了先前各版本中對同步有限狀態機的討論。

章節目錄

- 1 數位系統與二進位數
- 2 布林代數與邏輯閘
- 3 邏輯閘層次的最小化
- 4 組合邏輯
- 5 同步序向邏輯
- 6 暫存器與計數器
- 7 記憶體與可規劃邏輯
- 8 暫存器轉移階層的設計
- 9 非同步序向邏輯
- 10 數位積體電路
- 11 利用標準 ICs 與 FPGAs 的實驗室實驗
- 12 標準圖示符號