

MZ 702N 产品参数

FPGA	XC7Z020CLG484
DDR3	1GB, 1066MHZ数据时钟
EMMC	8GB
SD Card	8GB
FLASH	128Mbit QSPI FLASH
晶振	33.333333Mhz * 1, PS时钟 100Mhz * 1, PL时钟
以太网	2路10/100/1000以太网接口, 最高速度1000Mbit/S
HDMI	1路IO模拟HDMI接口, 支持1080P
串口	1路CP2104 USB转串口
摄像头接口	4路摄像头接口(标准DVP接口)
USB	1路USB-OTG 2.0
OLED	四线OLED * 1
按键	2路PL用户可分配按键, 1路PS复位按键, 1路MIO按键
LED	8路用户LED, 1路PS LED(核心板)
FEPX2	96GPIO(48对差分)
JTAG	板载JTAG芯片, 可通过MINI USB直接下载调试程序
外形	核心板 50X50(mm) 底板八边形, 直径 130 (mm)
板载连接器	100PINX3

MZ 702N FPGA内部逻辑资源

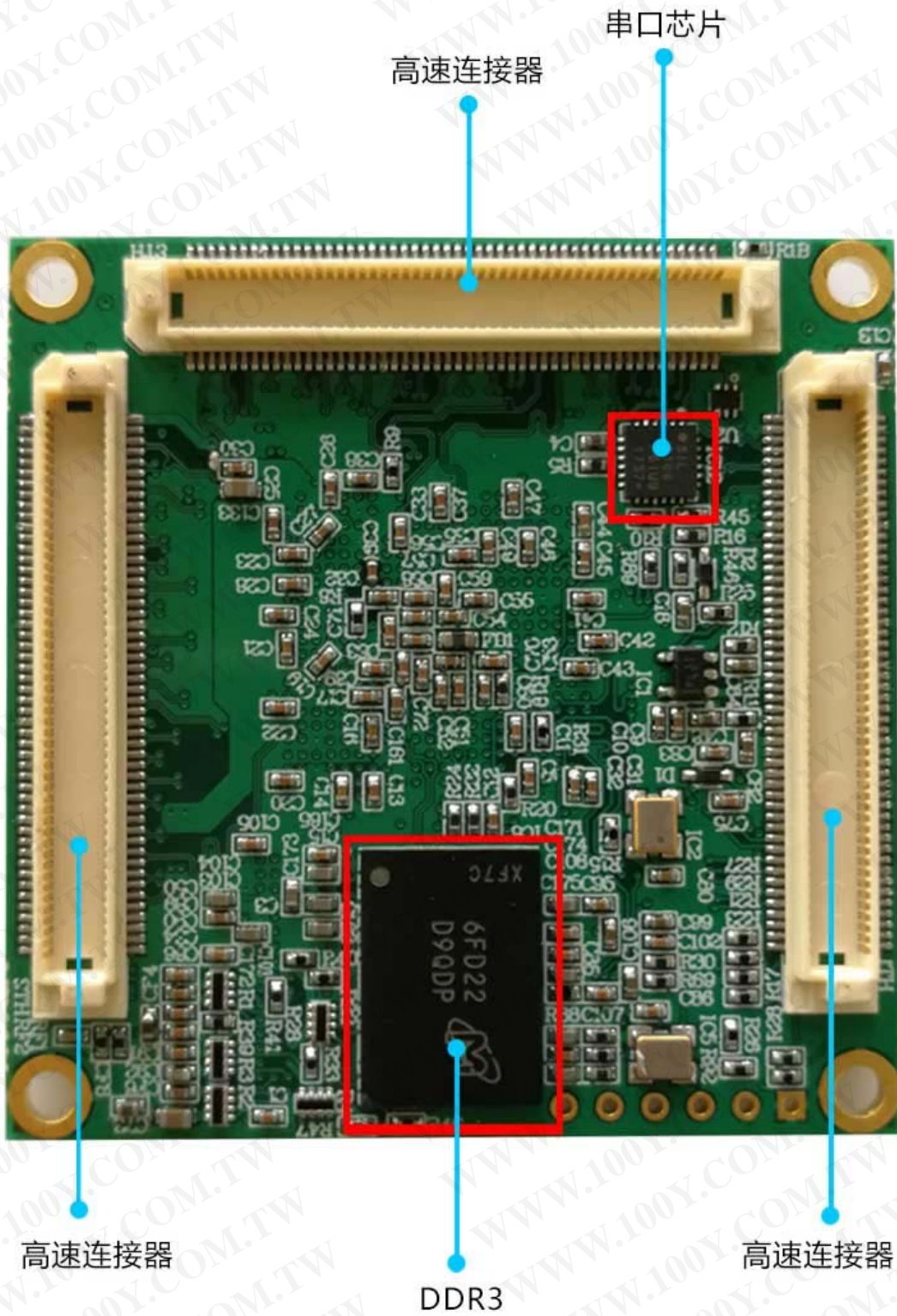
逻辑单元(Logic Cells)	85K
查找表 (LUT)	53200
Block RAM大小	140Mb
DSP处理单元 (DSP slices)	220
触发器 (Flip-flops)	106400
模数转换XADC	12bit×1
速度等级	-2
温度等级	工业级

资料说明

软件资料包：常用开发软件+linux移植文件。

硬件资料包：PDF原理图（底板+核心板）、底板PCB文件

教程包：电子版教程、配套例程、视频。



丰富的实验历程





ADC采集



光电子卡