

睿智 MAX V 1270 核心板

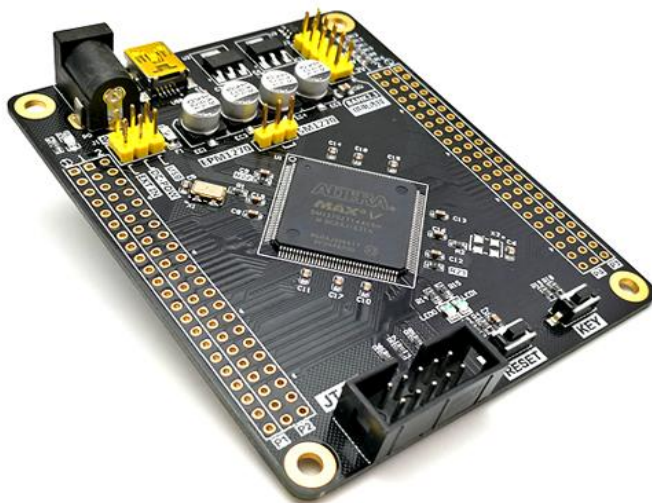
主控芯片：5M1270ZT144C5N 尺寸：68*85mm

QFP封装
144P引脚

独立I/O
106个

芯片IO引出
标准2.54间距

供电模式
5V电源或USB



睿智1270核心板 设计特色

小身材 大智慧

A small figure of great wisdom

A. 双晶振输入:

板载已焊50Mhz有源晶振，预留另一个晶振焊盘（不焊）

B. 精心设计电路:

BANK1, 4的IO为标准3.3V; BANK2, 3的IO电平可调，
分别可调为1.2V, 1.5V, 1.8V, 2.5V, 3.3V

C. 5V电源扩展引脚接入:

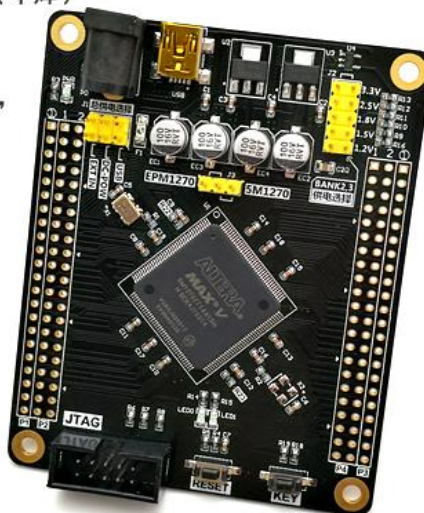
自己设计外设底板5V电源接入

D. 可供使用的I/O:

除板载已经使用的IO，其它IO全部引出，
共计106个独立IO

E. 兼容Max II maxV 两种系列:

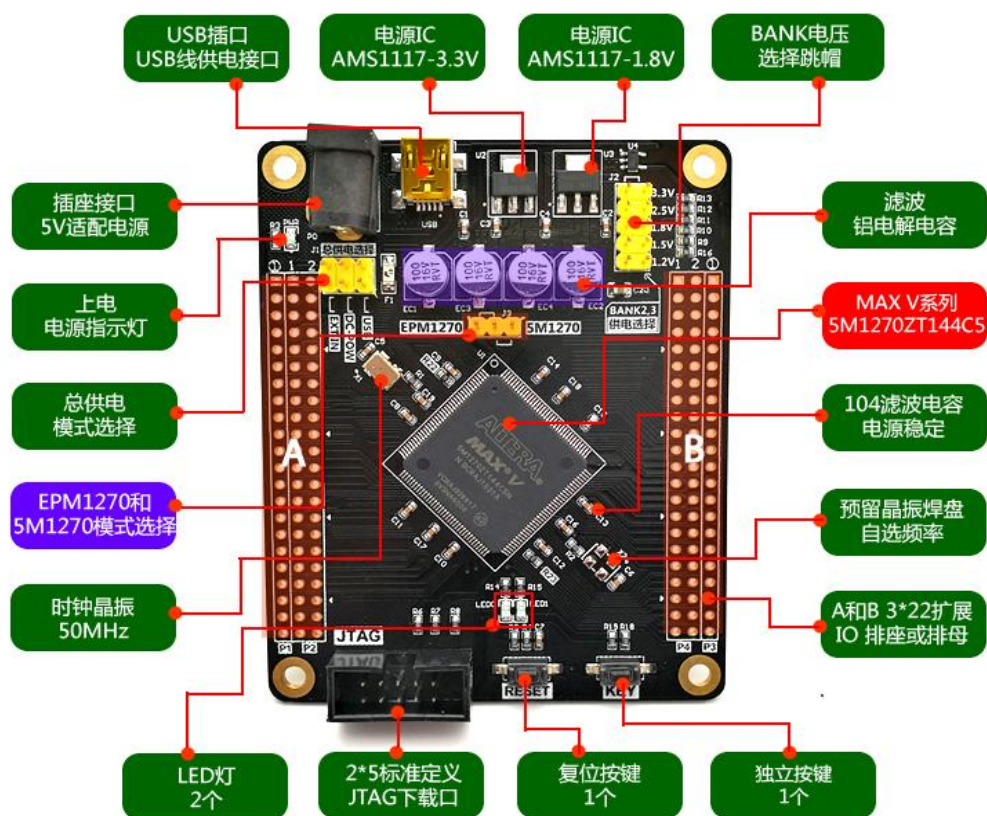
默认发货MAX V 1270，同时兼容epm1270T144C5



它的功能应该了如指掌

小身材 大智慧

A small figure of great wisdom

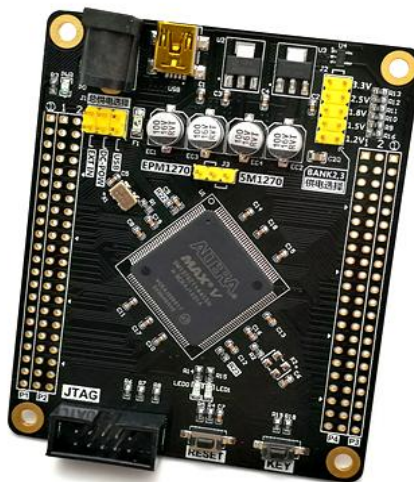


备注：2个全局时钟，12个GND，3个外部5V输入，
4个5V供电，3个3.3V供电，2个可调bank电源供电

所有以上引脚使用标准2.54间距3*22孔引出。可焊排针或排母

MAX V 1270核心板正面图

采用最小系统核心板形式，方便您DIY，实验，扩展，评估；兼容Max II maxV两种系列，发货为MAX V 1270，也可兼容epm1270T144C5；精心布局，合理设计，让此款核心板成为您的开发好工具。





MAX V 1270核心板背面图

所有引脚使用标准2.54间距3*22孔引出，可焊排针或排母；PCB背面标注清晰的IO编号，无需查看原理图，即可快速定位IO编号

发货清单 多种选择

多样性 随意性
variety, randomness



- USB供电线 1根
- 铜柱和螺丝 1套
- 配套3*22排针 2个
- 配套3*22排母 2个
- 包装盒 1个

全不焊（排针/排座）



- USB供电线 1根
- 铜柱和螺丝 1套
- 包装盒 1个

全焊（排针/排座）