

EZ-USB FX2LP CY7C68013A USB 核心開發板

產品說明：

- 1、採用 **CY7C68013A-56PVXC** 晶片：低功耗版本，增強型 51 核，16KB 程式資料區，主頻 48Mhz，480Mbps 高速傳輸協議標準，符合 USB2.0 規範，向下相容 USB1.1。
- 2、**固件 EEPROM**：完整的在系統編程方案，直接用 USB 線下載固件程式，板載提供 16K (24LC128) 大容量程式記憶體 (EEPROM)，用做存放 VID/PID 以及 USB 固件，滿足 CY7C68013A 的程式空間需求。
- 3、所有的 **GPIO** 經過 2.54mm 標準排針引出來，極大的方便學習者自行擴展設計。
- 4、搭配相應固件便可通過本核心板實現邏輯分析儀的功能
- 5、提供 PDF 格式的原理圖和相關的源碼

資料下載位址：<http://pan.baidu.com/s/1dDcnDVN>