

https://www.yunpan.com/surl_yUdDq6vFGBj

(提取码: 757f)

图像处理 500 万像素

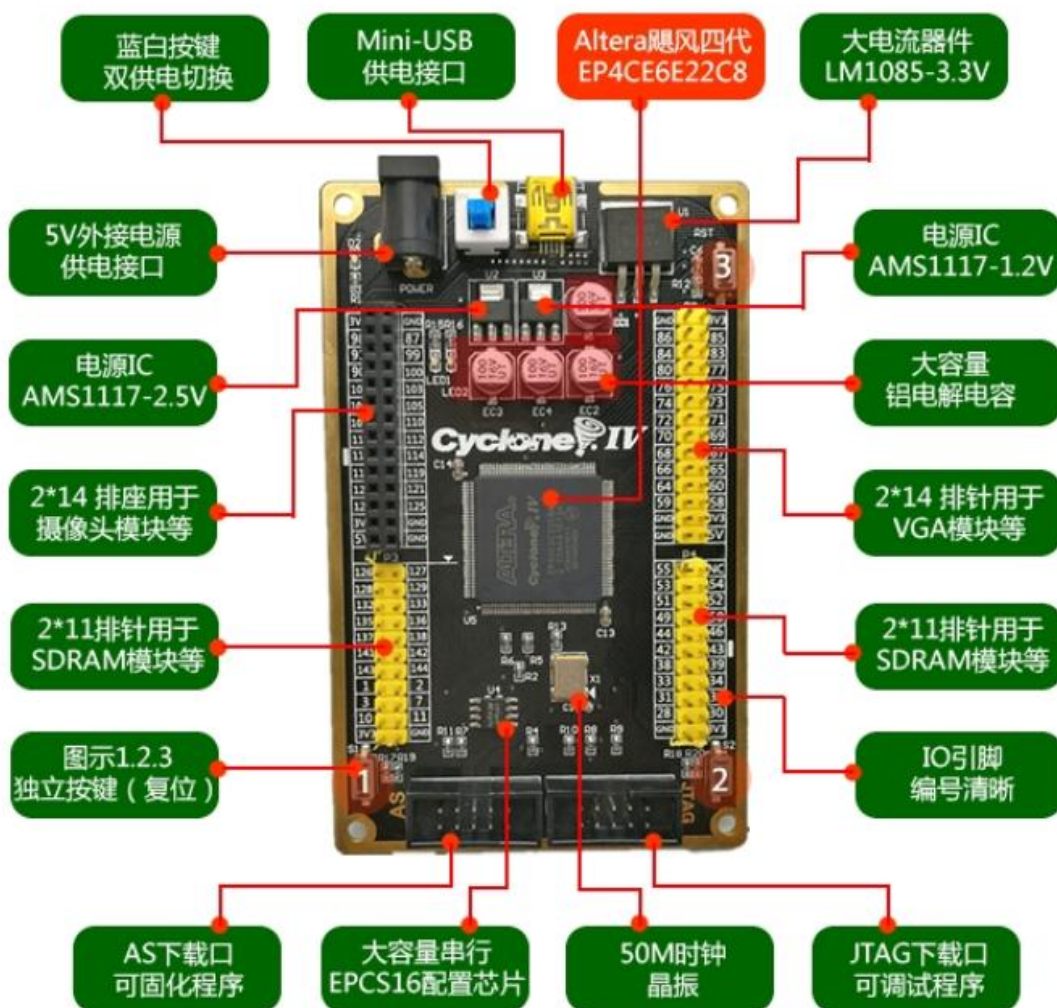


HOT 视频图像处理

OV5640 摄像头

- 500万像素摄像头
- 16位真彩色 VGA模块
- 256Mbit SDRAM模块
- usb blaster高速下载器

¥



1. 利用LED和按键验证与门
2. 利用LED和按键验证与非门
3. 2选1数据选择器
4. 2-4译码器译码器
5. 4线-2线编码器 优先编码器
6. 一位半加器
7. 一位全加器
8. 点亮4个LED
9. 控制4个LED亮灭
10. LED流水灯实验
11. 独立按键控制LED灯
12. 拨码开关控制LED灯
13. 数码管静态控制
14. 蜂鸣器报警声
15. RS232串口实验
16. PS2接口控制实验
17. LCD1602显示英文字符
18. LCD12864显示英文字符
19. LCD12864显示中文
20. 红外线接收在数码管上显示
21. VGA显示8色彩条和方格
22. IIC读写发送到PC串口
23. LM75A温度传感器测试数码管显示
24. VGA显示256色
25. TLC549 AD采集电压数码管显示
26. TLC5620 四通道DA电压输出测试
27. 步进电机控制实验
28. CORDIC数字计算机的设计
29. RS(204,188)译码器的设计
30. 常用乘法器设计
31. 常用加法器设计
32. 除法器设计
33. 伽罗华域GF(q)乘法器设计
34. 积分梳状滤波器(CIC)设计
35. 伪随机序列应用设计
36. 异步FIFO设计
37. 跑马灯
38. 基于verilog按键消抖设计
39. 串口通信
40. PS2接口控制
41. 交通灯控制器
42. 16位乘法器芯片设计
43. FPGA与PC串口自收发通信
44. 使用函数实现简单的八位处理器
45. 基于verilog的VGA简单接口驱动
46. SRAM读写操作
47. IIC读写实验说明
48. 基于verilog的PS2键盘设计进阶
49. SDRAM读写控制的实现与Modelsim仿真
50. FPGA PLL
51. 基于NIOSEII处理器的数字钟设计
52. RS-232C (UART) 接口的设计与实现
53. DS18B20 七段数码管显示(Verilog)
54. 字符LCD接口的设计与实现
55. VGA接口的设计与实现
56. FPGA片上硬件乘法器的使用
57. SDRAM硬件控制
58. SPI卡控制器
59. FPGA实现DDS
60. FMS状态机
61. 基础FPGA程序135例
62. FPGA实现DDS信号输出 (一)
63. PS2控制数码管
64. 多功能数字钟
65. 数码管动态扫描
66. 红外接收解码
67. FPGA播放音乐 (一)
68. PWM控制LED
69. FPGA播放音乐 (二)
70. LCD1602显示
71. FPGA电子琴
72. VGA显示
73. 矩阵键盘扫描
74. 基于verilog的VGA简单接口驱动
75. 拨码开关数码管显示
76. FPGA读写EEPROM
77. 数字时钟
78. 四位比较器
79. 7段数码管
80. 8位优先编码器