

VHDL/FPGA 微處理機原理與軟核發展實務(附範例程式光碟片)



作(譯)者：賈證主, 薛文彬, 吳志淦
出版商：全華科技圖書公司
出版日：2006/11/30 ISBN：9572152742
書商書號：05856007
膠裝 552 頁 16 K

勝特力材料 886-3-5753170
勝特力电子(上海) 86-21-54151736
勝特力电子(深圳) 86-755-83298787
[Http://www.100y.com.tw](http://www.100y.com.tw)

內容簡介

本書內容除了核心 CPU 設計之外，更包含週邊記憶體、計時/計數器、中斷控制器、串列通訊器以及 PWM 控制器等設計實務。搭配可視化 MCU 實體監控系統，使讀者輕而易舉掌握微控制器之工作原理，進而學習如何設計一顆屬於自己的微控制器。讀完本書將使您擁有實際規劃及設計微控制器之能力！其內容原理與實務並重，第一篇著重在 VHDL 設計語法之重點回顧；第二篇主要介紹 CH01 的內部元件及週邊擴充電路之 VHDL 描述方式，內容有四則運算 ALU 的設計、單/雙向通用及特殊暫存器的設計、程式狀態控制系統的設計、程式計數器設計、程式分支、中斷、返回系統設計、單雙向記憶體的設計、匯流排的設計以及指令解碼系統的設計等；第三篇則介紹一套創新並經精心設計的可視化 MCU 實體監控系統，它使 CH01 內部硬體架構及控制訊號透明化，以提供微處理機原理與應用課程一個非常友善的學習平台。本書適合私立大學、科大電子、電機、資工系「微處理機實習」課程。